

① 日本国特許庁 (JP)

① 特許出願公開

## ② 公開特許公報 (A)

昭57-52072

③ Int. Cl.<sup>3</sup>  
G 09 F 9/33  
G 01 D 7/00  
H 01 L 33/00

識別記号

厅内整理番号  
7520-5C  
6470-2F  
7739-5F

④ 公開 昭和57年(1982)3月27日

発明の数 1  
審査請求 未請求

(全 4 頁)

## ⑤ デイスプレイ装置

⑥ 特 願 昭55-127180

⑦ 出 願 昭55(1980)9月16日

⑧ 発明者 定政哲雄

川崎市幸区小向東芝町1 東京芝  
浦電気株式会社総合研究所内

⑨ 発明者 市川修

川崎市幸区小向東芝町1 東京芝  
浦電気株式会社総合研究所内

⑩ 出願人 東京芝浦電気株式会社

川崎市幸区堀川町72番地

⑪ 代理人 弁理士 則近義佑 外1名

## 明 索 収

## 1. 発明の名称

ディスプレイ装置

## 2. 特許請求の範囲

所定の間隔をもつて配列された発光ダイオードと、該発光ダイオードの上面及び下面が突出するように該発光ダイオードと同様の高さで発光ダイオードの間隔位置に充填被覆した樹脂体と、該発光ダイオード樹脂体とで構成する裏面及び裏面の一端に形成したアノード配線体及びカソード配線体とからなることを特徴とするディスプレイ装置。

## 3. 発明の詳細な説明

この発明は発光ダイオード(LED)を用いたディスプレイ装置に関するものである。多段のLEDを配列して数字や图形を表示するディスプレイ装置ではLEDとLED間に電気信号を送り込むための配線体との接続方法及び接線を工夫することが必要である。従来の最も一般的な

接続方法にはシリカを第1の配線体に導電性ペーストで固封した後第2の配線体とワイヤーベンディングする手法が利用されていた。しかし多段のLEDを用いてディスプレイ装置を構成する場合、より簡便な接続方法で且つ堅牢な構造にして低コスト化を図ることが望まれている。

第1図は従来の技術による低コスト化を図ったディスプレイ装置の断面図である。第1図において、1は導電性基板、2はその基板上に形成されたカソード配線体、3、4はカソード配線体上に導電性ペースト5で固封されたシリコン6で、各々のシリコン6を導電性基板1の裏面が平坦となるように複数し、アノード配線体7を裏面に形成した構造となっている。この場合は導電性樹脂6の形成には加熱硬化した白脂(例えばポリフロロエチレンアロビレン)を用い、裏面口から導電性樹脂6の形成により圧迫するのが一般的な方法である。

しかしながら以上述べた構造のディスプレイ装置ではLED上部にある裏面にシリコン3とアノード配線体7とを電気的に接続するための穴8を設